



Amtliche Bekanntmachungen

Herausgegeben im Auftrag des Präsidenten der Hochschule Niederrhein

40. Jahrgang

Ausgegeben zu Krefeld und Mönchengladbach am 15. Juli 2015

Nr. 27

Inhalt

Ordnung zur Änderung der Prüfungsordnung für den Bachelorstudiengang Elektrotechnik an der Hochschule Niederrhein vom 15. Juli 2015

**Ordnung
zur Änderung der Prüfungsordnung
für den Bachelorstudiengang
Elektrotechnik
an der Hochschule Niederrhein**

Vom 15. Juli 2015

Aufgrund des § 2 Abs. 4 und des § 64 Abs. 1 des Gesetzes über die Hochschulen des Landes Nordrhein-Westfalen (Hochschulgesetz – HG) in der Fassung des Artikels 1 des Hochschulzukunftsgesetzes vom 16. September 2014 (GV. NRW. S. 547) hat der Fachbereichsrat des Fachbereichs Elektrotechnik und Informatik der Hochschule Niederrhein die folgende Änderungsordnung erlassen:

Artikel I

Die Prüfungsordnung für den Bachelorstudiengang Elektrotechnik an der Hochschule Niederrhein vom 8. Februar 2013 (Amtl. Bek. HN 3/2013), geändert durch Ordnung vom 3. Juli 2013 (Amtl. Bek. HN 17/2013) wird wie folgt geändert:

1. In § **11a** Abs. 1 wird der Satz 1 wie folgt neu gefasst:
„(1) Legt ein Prüfling bis zum Ende seines zweiten (Vollzeitstudiengang) bzw. vierten (dualer und Teilzeitstudiengang) Fachsemesters eine Prüfung ab, die gemäß den Prüfungs- und Studienplänen (Anlage Ia-Ic) zu der Phase A gehört und besteht er diese Prüfung nicht, so gilt sie als nicht unternommen (Freiversuch).“
2. In § **20** wird im Anschluss an Absatz 9 folgender Absatz 10 eingefügt:
„(10) Näheres zur Praxisphase regelt die Praxisphasenordnung für die Bachelorstudiengänge Elektrotechnik und Informatik an der Hochschule Niederrhein.“
3. Die **Anlagen Ia bis Ic und IV** werden durch die Anlagen Ia bis Ic und IV, die dieser Änderungsordnung beigelegt sind, ersetzt.

Artikel II

Diese Änderungsordnung tritt am Tage nach ihrer Veröffentlichung in den Amtlichen Bekanntmachungen der Hochschule Niederrhein (Amtl. Bek. HN) in Kraft.

Ausgefertigt aufgrund der Beschlüsse des Fachbereichsrates des Fachbereichs Elektrotechnik und Informatik vom 21.03.2013, 29.01.2015 und 09.04.2015 und der Feststellung der Rechtmäßigkeit durch das Präsidium der Hochschule Niederrhein vom 14.07.2015.

Krefeld, den 15. Juli 2015

Der Dekan
des Fachbereichs Elektrotechnik und Informatik
der Hochschule Niederrhein
Prof. Dr. rer. nat. Thomas Meuser

Studien- und Prüfungsplan des grundständigen Studienganges (Vollzeitstudiengang)

Sem.	Modulbezeichnung	kurz	SWS					Ab- schluss	Zulassung zur Prüfung	CPs	Präsenz- tage)1	Phase	
			V	SL	Ü	P	S						
1. WS	Mathematik 1	MA1	4		2			b. P.		7	5	A	
	Physik 1	PHY1	3		2	1		b. P.	TS P	8			
	Elektrotechnik 1	ET1	4		2	1		b. P.	TS P	9			
	Angewandte Informatik	AIN		4				u. P.	TS SL	6			
2. SS	Mathematik 2	MA2	4		2			b. P.		7	5		A
	Physik 2	PHY2	3		2	1		b. P.	TS P	8			
	Elektrotechnik 2	ET2	4		2	1		b. P.	TS P	9			
	Recht in der Berufspraxis des Ingenieurs	JUR	2					u. P.		2			
	Technisches Englisch	ENG		2				u. P.	TS SL	3		B	
3. WS	Mathematik 3	MA3	2		1	1		b. P.	TS P	6	5		
	Signale und Systeme	SUS	4		1	1		b. P.	TS P	8			
	Mikroelektronik	MEK	3		2	1		b. P.	TS P	8			
	Praktische Informatik 1	PIN1	2		4			b. P.	TS Ü	6			
	Betriebswirtschaftslehre	BWL	2		1			4. Sem.		-			
4. SS	Regelungstechnik	RGT	3		2	1		b. P.	TS P	8	5		
	Elektronische Schaltungen	ELS	2		1	1		b. P.	TS P	6			
	Digitaltechnik für Elektrotechnik	DIG	2		1	1		b. P.	TS P	5			
	Praktische Informatik 2	PIN2		4				b. P.	TS SL	5			
	Umweltverträglichkeit	UWV	3		1			b. P.	TS P	5			
	Betriebswirtschaftslehre	BWL	2		1			b. P.		6			
5. WS	Mikroprozessortechnik	MPT	2		1	1		b. P.	Pr. Phase A, TS P	5	5	C	
	IT- und Datensicherheit	ITS	2		1	1		b. P.	Pr. Phase A, TS P	5			
	Automatisierungstechnik	AUT	2		1	1		b. P.	Pr. Phase A, TS P	5			
	Informations- und Kommunikationstechnik	IKT	2		1	1		b. P.	Pr. Phase A, TS P	5			
	Umweltechnik	UWT	2		1	1		b. P.	Pr. Phase A, TS P	5			
	Projektmanagement	PRM	2		1			u. P.	Pr. Phase A	3			
6. SS	Software-Engineering	SWE	2		2			b. P.	Pr. Phase A	5	5		
	Netze und Protokolle	NUP	2		2			u. P.	Pr. Phase A	5			
	WP Schwerpunkt-Vertiefungsmodul 1	WPV1	2		1	1		b. P.	Pr. Phase A, TS P	5			
	WP Schwerpunkt-Vertiefungsmodul 2	WPV2	2		1	1		b. P.	Pr. Phase A, TS P	5			
	WP Schwerpunkt-Projektmodul	WPP				4		TS	Pr. Phase A	6			
	WP Seminarmodul	WPS					2	TS	Pr. Phase A	4			
7. WS	Praxisphase -Praxisarbeit		11 Wochen					TS	CPs: Phase A: 100% Phase B: min 50%	15			
	- begleitendes Seminar					1							
	Bachelorarbeit - Abschlussarbeit		12 Wochen					b. P.	Phasen A,B:100% Phase C: min. 69 CPs	12			
	- Kolloquium							b. P.	207 CPs	3			

)1 maximale Anzahl vorgesehener Präsenztage

Abkürzungen:

SWS = Semesterwochenstunden

V, Ü, P, S, SL = Vorlesung, Übung, Praktikum/Projekt, Seminar; seminaristische Lehrveranstaltung

WP = Wahlpflichtmodul

b. P. = benotete Prüfung,

u. P. = unbenotete Prüfung

Pr., TS = Prüfung, Testat

Studien- und Prüfungsplan des dualen Studienganges

Sem.	Modulbezeichnung	kurz	SWS					Ab- schluss	Zulassung zur Prüfung	CPs	Präsenz- tage)1	Phase
			V	SL	Ü	P	S					
1. WS	Mathematik 1	MA1	4		2			b. P.		7	2	A
	Physik 1	PHY1	3		2	1		b. P.	TS P	8		
2. SS	Mathematik 2	MA2	4		2			b. P.		7	2	A
	Physik 2	PHY2	3		2	1		b. P.	TS P	8		
3. WS	Mathematik 3	MA3	2		1	1		b. P.	TS P	6	3	B
	Elektrotechnik 1	ET1	4		2	1		b. P.	TS P	9		
	Angewandte Informatik	AIN		4				u. P.	TS SL	6		
4. SS	Elektrotechnik 2	ET2	4		2	1		b. P.	TS P	9	3	A
	Recht in der Berufspraxis des Ingenieurs	JUR	2					u. P.		2		
	Technisches Englisch	ENG		2				u. P.	TS SL	3		
5. WS	Signale und Systeme	SUS	4		1	1		b. P.	TS P	8	5	B
	Mikroelektronik	MEK	3		2	1		b. P.	TS P	8		
	Praktische Informatik 1	PIN1	2		4			b. P.	TS Ü	6		
	Betriebswirtschaftslehre	BWL	2		1			6. Sem.		-		
6. SS	Regelungstechnik	RGT	3		2	1		b. P.	TS P	8	5	B
	Elektronische Schaltungen	ELS	2		1	1		b. P.	TS P	6		
	Digitaltechnik für Elektrotechnik	DIG	2		1	1		b. P.	TS P	5		
	Praktische Informatik 2	PIN2		4				b. P.	TS SL	5		
	Umweltverträglichkeit	UWV	3		1			b. P.	TS P	5		
	Betriebswirtschaftslehre	BWL	2		1			b. P.		6		
7. WS	Mikroprozessortechnik	MPT	2		1	1		b. P.	Pr. Phase A, TS P	5	5	C
	IT- und Datensicherheit	ITS	2		1	1		b. P.	Pr. Phase A, TS P	5		
	Automatisierungstechnik	AUT	2		1	1		b. P.	Pr. Phase A, TS P	5		
	Informations- und Kommunikationstechnik	IKT	2		1	1		b. P.	Pr. Phase A, TS P	5		
	Umweltechnik	UWT	2		1	1		b. P.	Pr. Phase A, TS P	5		
	Projektmanagement	PRM	2		1			u. P.	Pr. Phase A	3		
8. SS	Software-Engineering	SWE	2		2			b. P.	Pr. Phase A	5	5	C
	Netze und Protokolle	NUP	2		2			u. P.	Pr. Phase A	5		
	WP Schwerpunkt-Vertiefungsmodul 1	WPV1	2		1	1		b. P.	Pr. Phase A, TS P	5		
	WP Schwerpunkt-Vertiefungsmodul 2	WPV2	2		1	1		b. P.	Pr. Phase A, TS P	5		
	WP Schwerpunkt-Projektmodul	WPP				4		TS	Pr. Phase A	6		
	WP Seminarmodul	WPS				2	TS	Pr. Phase A	4			
9. WS	Praxisphase - Praxisarbeit		11 Wochen					TS	CPs: Phase A: 100% Phase B: min 50%	15		
	- begleitendes Seminar					1						
	Bachelorarbeit - Abschlussarbeit		12 Wochen					b. P.	Phasen A,B:100% Phase C: min. 69 CPs	12		
	- Kolloquium							b. P.	207 CPs	3		

)1 maximale Anzahl vorgesehener Präsenztage

Abkürzungen:

SWS = Semesterwochenstunden

V, Ü, P, S, SL = Vorlesung, Übung, Praktikum/Projekt, Seminar; seminaristische Lehrveranstaltung

WP = Wahlpflichtmodul

b. P. = benotete Prüfung,

u. P. = unbenotete Prüfung

Pr., TS = Prüfung, Testat

Anlage Ic

Studien- und Prüfungsplan des Teilzeitstudienganges

Sem.	Modulbezeichnung	kurz	SWS					Ab- schluss	Zulassung zur Prüfung	CPs	max. Anzahl CPs)2	Präsenz- tage)1	Phase
			V	SL	Ü	P	S						
1. WS	Mathematik 1	MA1	4		2			b. P.		7	15	2	A
	Physik 1	PHY1	3		2	1		b. P.	TS P	8			
2. SS	Mathematik 2	MA2	4		2			b. P.		7	30	2	A
	Physik 2	PHY2	3		2	1		b. P.	TS P	8			
3. WS	Mathematik 3	MA3	2		1	1		b. P.	TS P	6	51	3	B
	Elektrotechnik 1	ET1	4		2	1		b. P.	TS P	9			
	Angewandte Informatik	AIN		4				u. P.	TS SL	6			
4. SS	Elektrotechnik 2	ET2	4		2	1		b. P.	TS P	9	65	3	A
	Recht in der Berufspraxis des Ingenieurs	JUR	2					u. P.		2			
	Technisches Englisch	ENG		2				u. P.	TS SL	3			
5.	Signale und Systeme	SUS	4		1	1		b. P.	TS P	8	79	2	B
	Praktische Informatik 1	PIN1	2		4			b. P.	TS Ü	6			
	Betriebswirtschaftslehre	BWL	2		1			6. Sem.		-			
6.	Regelungstechnik	RGT	3		2	1		b. P.	TS P	8	103	3	B
	Digitaltechnik für Elektrotechnik	DIG	2		1	1		b. P.	TS P	5			
	Praktische Informatik 2	PIN2		4				b. P.	TS SL	5			
	Betriebswirtschaftslehre	BWL	2		1			b. P.		6			
7.	Mikroelektronik	MEK	3		2	1		b. P.	TS P	8	126	3	C
	Mikroprozessortechnik	MPT	2		1	1		b. P.	Pr. Phase A, TS P	5			
	IT- und Datensicherheit	ITS	2		1	1		b. P.	Pr. Phase A, TS P	5			
	Umweltverträglichkeit	UWV	3		1			b. P.	Pr. Phase A	5			
8. SS	Elektronische Schaltungen	ELS	2		1	1		b. P.	TS P	6	145	3	C
	Software-Engineering	SWE	2		2			b. P.	Pr. Phase A	5			
	Netze und Protokolle	NUP	2		2			u. P.	Pr. Phase A	5			
	Projektmanagement	PRM	2		1			u. P.	Pr. Phase A	3			
9. WS	Automatisierungstechnik	AUT	2		1	1		b. P.	Pr. Phase A, TS P	5	160	3	C
	Informations- und Kommunikationstechnik	IKT	2		1	1		b. P.	Pr. Phase A, TS P	5			
	Umwelttechnik	UWT	2		1	1		b. P.	Pr. Phase A, TS P	5			
10.	WP Schwerpunkt-Vertiefungsmodul 1	WPV1	2		1	1		b. P.	Pr. Phase A, TS P	5	180	2	C
	WP Schwerpunkt-Vertiefungsmodul 2	WPV2	2		1	1		b. P.	Pr. Phase A, TS P	5			
	WP Schwerpunkt-Projektmodul	WPP				4		TS	Pr. Phase A	6			
	WP Seminarmodul	WPS					2	TS	Pr. Phase A	4			
11. WS	Praxisphase - Praxisarbeit		11 Wochen					TS	CPs: Phase A: 100% Phase B: min 50%	15	195		
	- begleitendes Seminar					1							
	Bachelorarbeit - Abschlussarbeit		12 Wochen					b. P.	Phasen A,B:100% Phase C: min.69 CPs	12			
	- Kolloquium						b. P.				207 CPs		3

)1 maximale Anzahl vorgesehener Präsenztage

)2 für den Verbleib im Teilzeitstudiengang maximal zulässige Anzahl CPs zum Ende des jeweiligen Semesters

Abkürzungen:

SWS = Semesterwochenstunden

V, Ü, P, S, SL = Vorlesung, Übung, Praktikum/Projekt, Seminar; seminaristische Lehrveranstaltung

WP = Wahlpflichtmodul

b. P. = benotete Prüfung,

u. P. = unbenotete Prüfung

Pr., TS = Prüfung, Testat

Anlage IV

Voraussetzungen für die Teilnahme an Lehrveranstaltungen
(Semesterangabe für den grundständigen Vollzeitstudiengang)

Semester im grundständigen Studiengang													Sem. im grundständigen Studiengang
1.			2.			3.			4.		5.		
MAT1	PHY1	ET1	PHY2	ET2	AIN	SUS	PIN1	MEK	PIN2	DIG	IKT	WPS1	
	TS P												
		TS P											
					TS SL								
		TS P		TS P	TS SL								
		TS P		TS P									
	TS P	TS P	TS P	TS P				TS P					
					Pr.		TS SL						
Pr.		TS P		TS P									
Prüfungen der Phase A: 75% der CPs							Pr.						
							TS SL		TS SL				
							Pr.		Pr.				
						TS-P				TS-P	TS-P		

ist Voraussetzung für die Teilnahme an	PHY2-P	2.
	ET2-P	
	MA3-P	3.
	PIN1-SL	
	SUS-P	
	DIG-P	4.
	ELS-P	
	PIN2-SL	
	RGT-P	
	MPT-P	5.
	SWE-SL	6.
	WPV1/IKT-P	
WPV1/UWT-P		
WPV2-P		

Abkürzungen:

Pr.: Prüfung, TS: Testat, Ü: Übung, P: Praktikum/Projekt, SL: Seminaristische Lehrveranstaltung